**Архитектура компьютера**

**Контрольная работа №2 (вариант 2)**

1. Средства мультипрограммирования.
2. Вертикальное кодирование операционных микрокоманд. Достоинства и недостатки.
3. Синхронный конвейер команд. Оценка его быстродействия.
4. Способы увеличения производительности конвейера команд.
5. Особенности суперскалярной и суперконвейерной организации процессоров.
6. Организация конвейера команд в процессоре Pentium PRO.
7. Основные функциональные блоки современных процессоров.
8. Причины прерываний, связанные с выполнением программ.
9. Основные функции PIC
10. Принцип локальности ссылок (обращений)
11. Задачи, возникающие при построении кэш-памяти
12. Кэш с частично ассоциативным распределением – принцип организации
13. Задача синхронизации содержимого кэш и основной памяти
14. Включающая (inclusive) технология построения многоуровневой кэш-памяти
15. Методы повышения пропускной способности ОП.
16. Классификация методов распределения оперативной памяти
17. Методы защиты памяти
18. Распределение ОП по методу перемещаемых разделов
19. Защита памяти по граничным адресам.
20. .Обновление основной памяти по методу WB.